

Карта прошивки ПЗУ РТ11 (DISP)

Таблица истинности для формирования сигнала DISP

11ИД7	x	x	0	1
$\overline{A14}+A15$	x	0	x	1
$\overline{DOP}$	1	0	0	x
DISP	0	1	1	0

Сигнал /DOP в лог. 0 означает, что на шине адреса находится адрес, который попадает в область экрана (4000...5AFF). Для битов A8–A13, подаваемых на РТ11, это будут значения 00–1A. При формировании сигнала /DOP биты A14 и A15 не учитываются. Они будут использованы позднее при формировании сигнала DISP.

Далее из сигналов /DOP, 11ИД7 и /A14+A15 формируется нужный нам сигнал DISP. Он в состоянии лог.1 означает, что на шине адреса находится адрес, попадающий в экранное ОЗУ.

Сигнал	Адрес на ПЗУ	0...26 dec 00...1A hex	27...63 dec 1B...3F hex	64...90 dec 40...5A hex	91...127 dec 5B...7F hex	128...154 dec 80...9A hex	155...191 dec 9B...BF hex	192...255 dec C0...FF hex
A8	A0	0 ... 0	1 ... 1	0 ... 0	1 ... 1	0 ... 0	1 ... 1	0 ... 1
A9	A1	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1
A10	A2	0 ... 0	0 ... 1	0 ... 0	0 ... 1	0 ... 0	0 ... 1	0 ... 1
A11	A3	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1
A12	A4	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1	1 ... 1	0 ... 1
A13	A5	0 ... 0	0 ... 1	0 ... 0	0 ... 1	0 ... 0	0 ... 1	0 ... 1
11ИД7	A6	0	0	1	1	0	0	1
$\overline{A14}+A15$	A7	0	0	0	0	1	1	1
Пояснение		$\overline{DOP}=0$ 11ИД7=0 $\overline{A14}+A15=0$ ↓ DISP=1	$\overline{DOP}=1$ 11ИД7=0 $\overline{A14}+A15=0$ ↓ DISP=0	$\overline{DOP}=0$ 11ИД7=1 $\overline{A14}+A15=0$ ↓ DISP=1	$\overline{DOP}=1$ 11ИД7=1 $\overline{A14}+A15=0$ ↓ DISP=0	$\overline{DOP}=0$ 11ИД7=0 $\overline{A14}+A15=1$ ↓ DISP=1	$\overline{DOP}=1$ 11ИД7=0 $\overline{A14}+A15=1$ ↓ DISP=0	$\overline{DOP}=x$ 11ИД7=1 $\overline{A14}+A15=1$ ↓ DISP=0
		DO (DISP)=1	DO (DISP)=0	DO (DISP)=1	DO (DISP)=0	DO (DISP)=1	DO (DISP)=0	DO (DISP)=0
		xxx1 bin	xxx0 bin	xxx1 bin	xxx0 bin	xxx1 bin	xxx0 bin	